

Vysoká škola: <i>TECHNICKÁ UNIVERZITA v Košiciach</i>	
Fakulta: <i>Strojnícka fakulta</i>	
Kód predmetu:	Názov predmetu: <i>Mikroprocesorová technika</i>
Druh, rozsah a metóda vzdelávacích činností: <i>Forma výučby: P, C, L</i> <i>Odporúčany rozsah výučby (v hodinách): 2 hodiny prednášok / 1 hodina cvičení / 1 hodina laboratórnych cvičení týždenne (denná forma štúdia)</i> <i>Metóda výučby: prezenčná</i>	
Počet kreditov: 6	
Odporúčany semester/trimester štúdia: <i>LS, 2. semester</i>	
Stupeň štúdia: <i>2. stupeň</i>	
Podmieňujúce predmety: <i>žiadne</i>	
Podmienky na absolvovanie predmetu: <i>Zápočet a skúška</i> <i>Priebežné hodnotenie (PH):</i> - študent prospeje v PH a získa zápočet, keď splní podmienku získať min. 11% z 20% za priebežné testy (zápočtové), riešenie zadaných úloh – semestrálne zadanie <i>Záverečné hodnotenie (ZH):</i> - študent prospeje v ZH a úspešne vykoná skúšku, keď splní podmienku získať min. 41% z 80% za záverečnú písomnú a ústnu previerku. Na získanie hodnotenia A je potrebné získať najmenej 91 bodov, na získanie hodnotenia B najmenej 81 bodov, na hodnotenie C najmenej 71 bodov, na hodnotenie D najmenej 61 bodov a na hodnotenie E najmenej 51 bodov. Kredity nebudú udelené študentovi, ktorý z niektorej časti hodnotenia nezískal nadpolovičný počet bodov.	
Výsledky vzdelávania: <i>Cieľom predmetu je demonštrovať študentom možnosti jednočípových mikropočítačov v mechatronických sústavách a získanie predstavy o ich možnostiach, obmedzeniach a programovaní. Študenti na získajú teoretické poznatky a praktické zručnosti nevyhnutné pre návrh aplikácii s vnorenými mikropočítačmi.</i>	
Stručná osnova predmetu: Témy prednášok: 1. Charakteristika mikroprocesorových systémov a ich hlavné oblasti použitia v mechatronike. 2. Architektúra jednočípového mikropočítača. IDE Vývojové prostredie. 3. Deklarácie režimu vstupno-výstupných liniek. Matematické operácie, 4. Načítanie logických úrovni na vstupe mikropočítača. Dvojstavová logika s odporovými snímačmi s plynulou a skokovou zmenou elektrického odporu snímačov neelektrických veličín. Pripojenie optických snímačov v režime dvojstavovej logiky. 5. Kombinačné logické systémy a sekvenčné logické systémy realizované pomocou mikropočítača. 6. Využitie AD prevodníka mikropočítača pre meranie elektrického napätia. Meranie impulzne modulovaných signálov a ich spracovanie. Načítanie počtu impulzov inkrementálneho snímača otáčok pomocou mikropočítača. 7. Ovládanie akčných členov. PWM regulácia otáčok DC motora. 8. Ovládanie akčných členov. Riadenie chodu krokového motora a EC motora. 9. Ovládanie servomechanizmov. Hardwerové budenie na pozadí. Plynulý rozbeh a spomalenie servomechanizmov realizované pomocou mikropočítača. Ovládanie lineárnych akčných členov pomocou mikropočítača. 10. Budenie grafického LCD display. Komunikačné protokoly pre prenos dát.	

11. Vytváranie siete mikropočítačov.
12. Prípadova štúdia – návrh mechatronickej sústavy s riadením pomocou mikropočítača
13. Prípadova štúdia – návrh mechatronickej sústavy s riadením pomocou mikropočítača

Témy cvičení:

1. Vývojové diagramy a algoritmizácia úloh.
2. Architektúra jednočipového mikropočítača. IDE Vývojové prostredie.
3. Deklarácie režimu vstupno-výstupných liniek. Matematické operácie,
4. Načítanie logických úrovni na vstupe mikropočítača. Dvojstavová logika s odporovými snímačmi s plynulou a skokovou zmenou elektrického odporu snímačov neelektrických veličín. Pripojenie optických snímačov v režime dvojstavovej logiky.
5. Kombinačné logické systémy a sekvenčné logické systémy realizované pomocou mikropočítača.
6. Využitie AD prevodníka mikropočítača pre meranie elektrického napätia. Meranie impulzne modulovaných signálov a ich spracovanie. Načítanie počtu impulzov inkrementálneho snímača otáčok pomocou mikropočítača.
7. Ovládanie akčných členov. PWM regulácia otáčok DC motora.
8. Ovládanie akčných členov. Riadenie chodu krokového motora a EC motora.
9. Ovládanie servomechanizmov. Hardwerové budenie na pozadí. Plynulý rozbeh a spomalenie servomechanizmov realizované pomocou mikropočítača. Ovládanie lineárnych akčných členov pomocou mikropočítača.
10. Budenie grafického LCD display. Komunikačné protokoly pre prenos dát.
11. Vytváranie siete mikropočítačov.
12. Prípadova štúdia – návrh mechatronickej sústavy s riadením pomocou mikropočítača
13. Prípadova štúdia – návrh mechatronickej sústavy s riadením pomocou mikropočítača

Odporúčaná literatúra:

VIRGALA, I., KELEMEN, M.: Mikroprocesorová technika. Vysokoškolská učebnica. TU, SJF Košice. 2014.

ZÁVODSKÝ, O.: Programujeme AVR v jazyku C. dostupná v elektronickej forme pre nekomerčné účely. 2012

Basic Micro Studio Syntax Manual - Basic Micro Studio Reference Manual. Version 2.1. [online]. [cit. 2012-01-29]. Dostupné na internete:

<http://downloads.basicro.com/downloads/datasheets/reference_manual_V2_1.pdf

Scott, E.: Programming and Customizing the BASIC Stamp Computer. McGraw-Hill 2001. ISBN 0-07-137192-3.

Jazyk, ktorého znalosť je potrebná na absolvovanie predmetu: slovenský

Poznámky:

Hodnotenie predmetov

Celkový počet hodnotených študentov: 0

A	B	C	D	E	FX
0	0	0	0	0	0

Vyučujúci:

P: doc. Ing. Michal Kelemen, PhD.

C: doc. Ing. Michal Kelemen, PhD.

L: doc. Ing. Michal Kelemen, PhD.

Dátum poslednej zmeny: 22.05.2014

Schválil: prof. Ing. František Greškovič, CSc.